



12th EAST-WEST DESIGN & TEST SYMPOSIUM (EWDTs 2014)

Կիեվ, Ուկրաինա, Սեպտեմբեր 12-15, 2014



ՄԱՍՆԱԿՑՈՒԹՅԱՆ ՀՐԱՎԵՐ



Նախագահներ
Վ. Զահարով – Ուկրաինա
Ե. Չորյան – ԱԱԾ

Փոխնախագահներ
Ռ. Ուրար – Եստոնիա
Դ. Պրիմետս – Խոալիա

Ծրագրի նախագահներ
Ս. Շուլցըամ – Քայաստան
Ռ. Սպերանսկի – Ռուսաստան

Ծրագրի փոխնախագահներ
Ջ. Նավարի – Թերիան
Մ. Ռենովէլ – Ֆրանսիա

Լուսաբանման կոմիտե
Ս. Մոսին – Ռուսաստան
Գ. Մարկոսյան – Քայաստան
Դասարակյանության հետ
կապերի կոմիտե
Վ. Զիգան – Ռուսաստան

Ծրագրային կոմիտե
Զ. Արքահամ – ԱԱԾ
Ս. Սիամսկի – Լեհաստան
Աշրաֆ Էլզաբէ Սոհամեդ
Մոհամեդ – Եգիպտոս
Ա. Բարկալու – Լեհաստան
Ո. Բայջիկչ – Ուկրաինա
Վ. Զիգան – Ռուսաստան
Ա. Դրոզդ – Ուկրաինա
Ռ. Էֆանով – Ռուսաստան
Ե. Եվդակիմով – Ուկրաինա
Ա. Չառերջ – ԱԱԾ
Ե. Գրամատովա – Սլովակիա
Ա. Իվանով – Կանադա
Մ. Կարալյա – Ռուսաստան
Վ. Խարչենկո – Ուկրաինա
Գ. Քուչուկյան – Հայաստան
Վ. Կուզմիչ – Լեհաստան
Ա. Մատրոսովա – Ռուսաստան
Վ. Մելիքյան – Հայաստան
Օ. Նովակ – Եթևիայի Հանր.
Զ. Պենգ – Չվերիիա

IEEE EWDTs «Արևել-Արևմուտք Նախագծում և Թեստավորում» սիմպոզիումի հիմնական նպատակն է էլեկտրոնային սիմենտների և համակարգերի նախագծման, նախագծման ավտոմատացման և թեստավորման ոլորտում Արևելյան և Արևմտյան Եվրոպայի, Հյուսիսային Ամերիկայի, ինչպես նաև աշխարհի այլ հատվածների մասնագետների միջև փորձի փոխանակումը։ Միմպոզիումը, ըստ ավանդույթի, տեղի է ունենում Սև ծովի և Բալթիկ ծովի ավագանների և Կենտրոնական Ասիայի տարածաշրջաններում։ Կազմկոմիտեն հրավիրում է Զեզ մասնակցելու և Զեր ներդրումն ունենալու ԵՎDTs 2014 սիմպոզիումին, որը ներառում է (սակայն չի սահմանափակվում) հետևյալ թեմաները։

- անալոգային, խառարականային և ռադիոհաճախականային թեստավորում
- վերլուծություն և օպտիմացիացում
- վելուրումների ավտոմատ գեներացում և համակարգային մակարդակի թեստավորում
- ներկառուցած ինքնարեսսավորում
- սիմենտի հետազոտում և դիմոնուածիկա
- արատուների/թերությունների դիմադրողականություն և հոլուսլություն
- թեստավորման կողմորոշված նախագծում
- նախագծի ստուգում և հաստատում
- նախագծման և թեստավորման ԵՎ գործիքներ
- ներդրված ծրագրային պահովման արտադրություն
- սիմենտի վերլուծություն, արատուն և թերություններ
- ինտերգալ սիմենտների նախագծում
- թեստավորում ՄՍԼ-ի կիրառմամբ և թեստավիճ լեզուներ
- համակարգային մակարդակի սիմենտ
- արագագործ ցանցեր և համակարգեր բյուրեղի վրա
- ցանց հզորության ցանցերի նախագծում
- ինչողությամբ և պրոցեսուների թեստավորում
- նողենքովում և սիմենտների սիմուլացիա
- բյուրեղի վրա համակարգի և տպասալի վրա համակարգի շերմային, ժամանակային և էլեկտրոստատիկ վերլուծություն
- անլար և ռադիոհաճախականության հայտնաբերման համակարգերի սիմենտ
- թվային վրա ցանցերի նախագծում և թեստավորում
- ներդրված համակարգերի նողենքավորում և սիմենտ

- համակարգերի օբյեկտային-կողմորոշված նկարագրություն և նախագծում
- առանց թեստավորում
- էներգասպառման խնդիրներ նախագծման և թեստավորման մեջ
- իրավան ժամանակի ներդրված համակարգեր
- թվային համակարգերի հոլուսլություն
- սրանալիքման մերություն
- ինքնավերականգնուղ և ինքնալարմամբ ճարտարապետություններ
- ազդանշանի և տեղեկատվության մշակում ռադիոտեխնիկայի և կայի համակարգերում
- համակարգային նակարագային մոդելավորում, սիմուլացիա և թեստային վելուրուների գեներացում
- համակարգար սպառյանի մեջ և եռաչափ նախագծում և թեստավորում
- ՀՄԴ-ի կիրառումը ներդրված համակարգերի նկարագրման մեջ
- ԱՐՆ և ԵՎ գործիքներ, մերուղեր և ալգորիթմներ
- նախագծման և մշակման ճարտարապետություն
- տրամարանակամ, սիմենտի և համակարգային սիմենտ
- տեղաբաշխում և ջրագծում
- բյուրեղի վրա համակարգի և տպասալի վրա համակարգի շերմային, ժամանակային և էլեկտրոստատիկ վերլուծություն
- անլար և ռադիոհաճախականության հայտնաբերման համակարգերի սիմենտ
- թվային վրա համակարգի սիմուլացիա

Սիմպոզիումը տեղի կունենա Կիեվ քաղաքում՝ Ուկրաինայի ամենամեծ գիտական և արդյունաբերական կենտրոններից մեկում։

Սիմպոզիումի մասնակցության համար սահմանված ժամկետներն են։

Դիմումների ներկայացման վերջնաժամկետը. հուլիսի 1, 2014

Դիմումի ընդունման մասին ժամանակաշրջան ժամկետը. օգոստոսի 1, 2014

Դիմումների մասին տեղեկատվություն ստանալու համար այցելել՝ <http://www.ewdtest.com/conf>

Կազմակերպող համաճախողովի հասցե. Պրֆ. Վահագիր Զահարով, նախագծման ավտոմատացման դեպարտամենտ, Խարկովի Ռադիոէլեկտրոնիկայի ազգային համալսարան, Լենինի պող. 14, Խարկով, 61166, Ուկրաինա։

Հեռ. +380-57-702-13-26, E-mail: hahanov@kture.kharkov.ua, www.ewdtest.com/conf

Սիմպոզիումը կազմակերպվում է Խարկովի Ռադիոէլեկտրոնիկայի ազգային համալսարանի, Կիեվի ազգային տեխնիկական համալսարանի «Կիեվի պոլիտեխնիկական համալսարան» և Կիրառական ռադիոէլեկտրոնիկայի գիտությունների ակադեմիայի <http://anpre.org.ua/> կողմից։ Տալիսի տեխնոլոգիական համալսարանի համագործակցությամբ։

Համաժողովում ներկայացված հաշվետվությունները կներառվեն IEEE Xplore եւ այլ ամփոփման եւ ինդեքսավորման բազաներում։



Առաջնորդող կոմիտե
Մ. Բոնդարենկո – Ուկրաինա
Վ. Զահարով – Ուկրաինա
Ռ. Շարշունով – Ռուսաստան
Ա. Սինդիս – ԱԱԾ
Զ. Արմենիկ – Բելառուս
Վ. Շատերջիկ – Հայաստան
Ա. Քուչուկյան – Հայաստան
Վ. Մատրոսով – Ռուսաստան
Վ. Մելիքյան – Հայաստան
Օ. Նովակ – Եթևիայի Հանր.
Զ. Պենգ – Չեխիայի Հանր.

Կազմակերպչական կոմիտե
Ս. Չոնանակո – Ուկրաինա
Ե. Լիտվինով – Ուկրաինա
Վ. Տարյան – Հայաստան
Վ. Սարասենկո – Ուկրաինա





12th EAST-WEST DESIGN & TEST SYMPOSIUM (EWDTS 2014)

Kiev, Ukraine, September 12-15, 2014



Call for Papers

The main target of the **IEEE East-West Design & Test Symposium (EWDTS)** is to exchange experiences between scientists and technologies of Eastern and Western Europe, as well as North America and other parts of the world, in the field of design, design automation and test of electronic circuits and systems. The symposium is typically held in countries around the Black Sea, the Baltic Sea and Central Asia region. We cordially invite you to participate and submit your contributions to EWDTS'14 which covers (but is not limited to) the following topics:

- | | |
|---|---|
| <ul style="list-style-type: none"> • Analog, Mixed-Signal and RF Test • Analysis and Optimization • ATPG and High-Level Test • Built-In Self Test • Debug and Diagnosis • Defect/Fault Tolerance and Reliability • Design for Testability • Design Verification and Validation • EDA Tools for Design and Test • Embedded Software Performance • Failure Analysis, Defect and Fault • FPGA Test • HDL in test and test languages • High-level Synthesis • High-Performance Networks and Systems on a Chip • Low-power Design • Memory and Processor Test • Modeling & Fault Simulation • Network-on-Chip Design & Test • Modeling and Synthesis of Embedded Systems | <ul style="list-style-type: none"> • Object-Oriented System Specification and Design • On-Line Testing • Power Issues in Design & Test • Real Time Embedded Systems • Reliability of Digital Systems • Scan-Based Techniques • Self-Repair and Reconfigurable Architectures • Signal and Information Processing in Radio and Communication Engineering • System Level Modeling, Simulation & Test Generation • System-in-Package and 3D Design & Test • Using UML for Embedded System Specification • CAD and EDA Tools, Methods and Algorithms • Design and Process Engineering • Logic, Schematic and System Synthesis • Place and Route • Thermal, Timing and Electrostatic Analysis of SoCs and Systems on Board • Wireless and RFID Systems Synthesis • Digital Satellite Television |
|---|---|

The Symposium will take place in Kiev, one of the biggest scientific and industrial centres of Ukraine.

Symposium Deadlines:

Submission deadline: July, 1, 2014

Notification of acceptance: August, 1, 2014

Papers submission info: <http://www.ewdtest.com/conf>

Organizing committee address: Prof. Vladimir Hahanov, Design Automation Department, Kharkov National University of Radioelectronics, Lenin ave, 14, Kharkov, 61166, Ukraine.

Tel.: +380-57-702-13-26, E-mail: hahanov@kture.kharkov.ua, www.ewdtest.com/conf/

The symposium is organized by Kharkov National University of Radio Electronics, National Technical University of Ukraine "Kyiv Polytechnic Institute" and Science Academy of Applied Radio Electronics <http://anpre.org.ua/> in cooperation with Tallinn University of Technology.

Conference content will be submitted for inclusion into IEEE Xplore as well as other Abstracting and Indexing (A&I) databases.



General Chairs

V. Hahanov – Ukraine
Y. Zorian – USA

General Vice-Chairs

R. Ubar – Estonia
P. Prinetto – Italy

Program Chairs

S. Shoukourian – Armenia
D. Speranskiy – Russia

Program Vice-Chairs

Z. Navabi – Iran
M. Renovell – France

Publicity Chairs

S. Mosin – Russia
G. Markosyan – Armenia

Public Relation Chair

V. Djigan – Russia

Program Committee

J. Abraham – USA
M. Adamski – Poland
Ashraf Elsayed Mohamed Mohamed – Egypt
A. Barkalov – Poland
R. Bazylevych – Ukraine
V. Djigan – Russia
A. Drozd – Ukraine
D. Efanov – Russia
E. Evdokimov – Ukraine
A. Chaterjee – USA
E. Gramatova – Slovakia
A. Ivanov – Canada
M. Karavay – Russia
V. Kharchenko – Ukraine
K. Kuchukjan – Armenia
W. Kuzmickz – Poland
A. Matrosova – Russia
V. Melikyan – Armenia
O. Novak – Czech Republic
Z. Peng – Sweden
A. Petrenko – Ukraine
D. Puzankov – Russia
J. Raik – Estonia
A. Romankevich – Ukraine
A. Ryjov – Russia
R. Seinauskas – Lithuania
S. Sharshunov – Russia
A. Singh – USA
J. Skobtsov – Ukraine
V. Tverdokhlebov – Russia
V. Vardanian – Armenia
V. Yarmolik – Byelorussia

Steering Committee

V. Hahanov – Ukraine
R. Ubar – Estonia
Y. Zorian – USA

Organizing Committee

S. Chumachenko – Ukraine
E. Litvinova – Ukraine
V. Tarasenko - Ukraine





12th IEEE EAST-WEST DESIGN & TEST SYMPOSIUM (EWDTs 2014)

Киев, Украина, 12-15 сентября 2014



Информационное письмо

Цель симпозиума IEEE East-West Design & Test Symposium (EWDTs) – расширение международного сотрудничества и обмен опытом между ведущими учеными Западной и Восточной Европы, Северной Америки и других стран в области автоматизации проектирования, тестирования и верификации электронных компонентов и систем. Симпозиум проводится, как правило, в странах бассейнов Черного и Балтийского морей, Центральной Азии. Оргкомитет приглашает ученых, аспирантов и студентов принять участие в работе международного симпозиума EWDTs'14, в рамках которого будут рассматриваться научные работы по следующим тематическим направлениям:

- Тестирование аналоговых, аналого-цифровых и радиочастотных устройств
- Анализ и оптимизация проектов
- Автоматическая генерация тестов и высоковровневое тестирование
- Встроенное самотестиирование
- Отладка и диагностика проектов
- Отказоустойчивость и надежность
- Тестопригодное проектирование
- Верификация и валидация проектов
- Автоматизация проектирования и тестирования
- Обеспечение высокого качества встроенного ПО
- Анализ неисправностей, дефектов и отказов
- Тестирование ПЛИС
- Тестирование с использованием языков HDL
- Высокоуровневый синтез
- Высокопроизводительные системы и сети на кристаллах, проектирование и тестирование
- Проектирование устройств с пониженным энергопотреблением
- Тестирование памяти и процессоров
- Моделирование неисправностей
- Моделирование и синтез встроенных систем
- Проектирование объектно-ориентированных систем
- Тестирование в реальном времени
- Потребление энергии при проектировании и тестировании
- Встроенные системы реального времени
- Надежность цифровых систем
- Методы на основе сканирования данных
- Самовосстановление и реконфигурируемые архитектуры
- Обработка сигналов и информации в радиотехнике и технике связи
- Моделирование и генерация тестов на системном уровне
- Системы в пакетах кристаллов, трехмерное проектирование и тестирование
- Использование UML для описания встроенных систем
- САПР, методы и алгоритмы автоматизации
- Инженерное проектирование и технологическая подготовка производства
- Логический, схемотехнический и системный синтез
- Проектирование топологии кристалла
- Температурный, временной, электростатический анализ систем на кристалле и на плате
- Синтез беспроводных и RFID систем
- Цифровое спутниковое телевидение

Симпозиум будет проходить в Киеве – столице Украины, крупнейшем научном и образовательном центре.

Важные даты:

Срок подачи докладов: 1 июля, 2014

Итоги рецензирования: 1 августа, 2014

Регистрация докладов: <http://www.ewdtest.com/conf>

Адрес оргкомитета: Проф. Владимир Хаханов, кафедра Автоматизации проектирования вычислительной техники Харьковского национального университета радиоэлектроники, пр. Ленина 14, Харьков, 61166, Украина.

Тел.: +380-57-702-13-26, E-mail: hahanov@kture.kharkov.ua, www.ewdtest.com/conf/

Симпозиум проводится Харьковским национальным университетом радиоэлектроники, Национальным техническим университетом Украины «Киевская Политехника» и Академией наук прикладной радиоэлектроники <http://anpre.org.ua/> в сотрудничестве с Таллинским технологическим университетом (Эстония).

Доклады, представленные на симпозиуме, будут включены в библиотеку IEEE Xplore, а также другие научно-метрические базы данных.



Председатели:
В. Хаханов – Украина
Е. Зориан – США

Сопредседатели:
Р. Убар – Эстония
П. Принетто – Италия

Председатели программного комитета:
С. Шукурян – Армения
Д. Сперанский – Россия

Сопредседатели программного комитета:
З. Наваби – Иран
М. Реновелл – Франция

Председатели рекламного комитета:
С. Мосин – Россия
Г. Маркосян – Армения
Председатель комитета по связям с общественностью:
В. Джиган – Россия

Программный комитет:
Д. Абрахам – США

М. Адамский – Польша
Ашраф Ельсаид Мохамед
Мохамед – Египет

А. Баркалов – Польша
Р. Базилевич – Украина
В. Джиган – Россия

А. Дрозд – Украина
Д. Ефанов – Россия
Е. Евдокимов – Украина

А. Чатерджи – США
Е. Граматова – Словакия
А. Иванов – Канада

М. Каравай – Россия
В. Харченко – Украина
К. Кучукян – Армения

В. Кузьмич – Польша
А. Матросова – Россия
В. Меликан – Армения

О. Новац – Чешская Респ.
З. Пенг – Швеция

А. Петренко – Украина
Д. Пузанков – Россия

Я. Райк – Эстония
А. Романович – Украина
А. Рыжков – Россия

Р. Шейнаускас – Литва
С. Шаршунов – Россия

А. Сингх – США
Ю. Скобцов – Украина
В. Твердохлебов – Россия

В. Варданян – Армения
В. Ярмолик – Белоруссия

Руководящий комитет:
В. Хаханов – Украина
Р. Убар – Эстония
Е. Зориан – США

Оргкомитет:
С. Чумаченко – Украина
Е. Литвинова – Украина
В. Тарасенко – Украина

